Requested Patent:

JP56114348A

Title:

INSPECTING SYSTEM FOR WAFER;

Abstracted Patent:

JP56114348;

Publication Date:

1981-09-08;

Inventor(s):

INOUE JUNICHI;

Applicant(s):

TELMEC CO LTD ;

Application Number:

JP19800017502 19800214;

Priority Number(s):

IPC Classification:

H01L21/66;

Equivalents:

ABSTRACT:

PURPOSE:To inspect a wafer accurately by a system wherein a probe of a probe card is connected to a tester at a remote location through optical fibers, and the output of the probe is converted into electrical signals, when inspecting an element with light receiving and luminous elements for input and output.

CONSTITUTION: A head 2 including a driver and a comparator of a tester is not moved, and signals are given and received by optical fibers 5 from a probing machine 3 and converted 4 by photoelectrical transducer. According to such constitution, a wafer can be inspected efficiently.

(9 日本国特許庁 (JP)

⑩特許出願公開

⑩公開特許公報(A)

昭56-114348

60 Int. Cl.3 H 01 L 21/66

識別記号

庁内整理番号 6851-5F

砂公開 昭和56年(1981)9月8日

発明の数 1 審査請求 未請求

(全 2 頁)

50ウエハー検査方式

2)特

昭55-17502

20H

昭55(1980)2月14日

切発 明 者 井上準一

山梨県中巨摩郡八田村六科字髙

塚1168-29

⑪出 願 人 株式会社テルメック

韮崎市藤井町北下条大原2381--1番地

1. 発明の名称

ウェハー検査方式

2、特許請求の範囲

高インピーダンスの業子、高周波用業子の素子を 含んだウェハーをブローピングマシンでテストす る瞭、ウェハーと接触する採針とテスター間を同 軸で接続したり、より高関波を必要とする場合は テスターのドライバー、コンパレーターを含んだ テストヘッドをプローバの上にドッキングする方 式(高関放方式)がとられて来たが、本発明では 被測定業子の入出力に受光、発光素子を備えた素 子を検査する場合、遠隔ステーションよりオプテ イカルファイバーを経由して、ブローブカードの 探針と連結しテスター機にて電気信号に変更する 検査方式。

3. 発明の詳細な説明

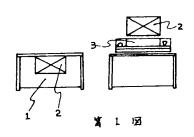
第1図は従来の高周波測定方式で1のステーショ ン内に2のテストヘッドが収納されている。ウエ ハー検査時には2のテストヘッドを3のブロービ

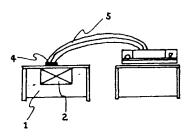
ングマシンの上に塔載して、信号経路を最短にす る方式がとられているが、 本発明は第2図の如く 2のテストヘッドは動かさず、3のブローヒンク マシンより5のオプテイカルフデイバーにて貨号 の授受を行ない、4Kて光電変換がとられる方式 である。

4. 図面の簡単な説明

第1図は、従来の高周波御定におけるテスタース テーションとブローバとの関係を示し、第2図は 本発明に係るオブテイカルファイバーを使つた高 周波剛定の実施例を示す。

特許出願人 株式会社 テルメック





第 2 图